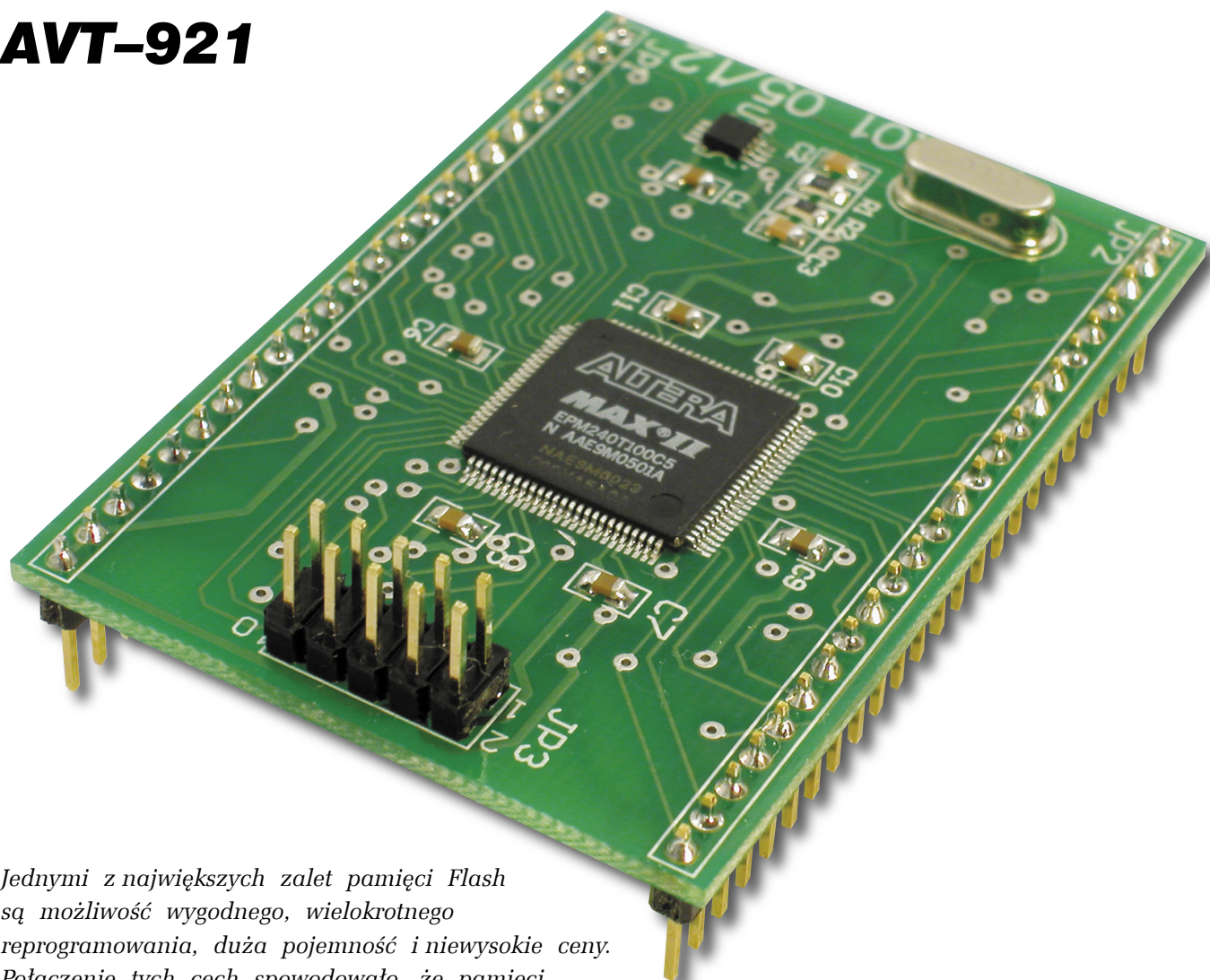


Flash z ISP-JTAG

AVT-921



Jednymi z największych zalet pamięci Flash są możliwość wygodnego, wielokrotnego reprogramowania, duża pojemność i niewysokie ceny. Połączenie tych cech spowodowało, że pamięci Flash zdobyły niezwykłą popularność aplikacyjną (zwłaszcza w przemyśle), ale mimo tego (a może właśnie dlatego) nie rozwiązano jednego problemu, który świadczy o pewnej nie-współczesności Flashy: nie ma jak ich wygodnie programować w systemie. O tym jak sobie poradzić z tym problemem, piszemy w artykule.

Rekomendacje:

projekt, który powinien zainteresować wszystkich potencjalnych użytkowników pamięci Flash, chcących zapewnić sobie możliwość szybkiego i wygodnego jej programowania w systemie.

PODSTAWOWE PARAMETRY

- Płytkę o wymiarach: 43 x 62 mm
- Pojemność pamięci Flash: 32 Mb (8/16 bitów)/max. 512 Mb
- Napięcie zasilania: 3,3 V
- Emulacja pamięci Flash z interfejsem ISP
- Linie I/O zgodne z LV-TTL/LV-CMOS

WYKAZ ELEMENTÓW

Rezystory

R1: 2,2 M Ω 0805

R2: 1 k Ω 0805

Kondensatory

C1, C4...C9: 100 nF

C2, C3: 27 pF

C10, C11: 10 μ F/10 V

Półprzewodniki

U1: 74LVC1404

U2: M29W320DB

U3: EPM240T100C3

Inne

Y1: 6 MHz

JP1, JP2: gold-pin 1x24

JP3: ZWS10