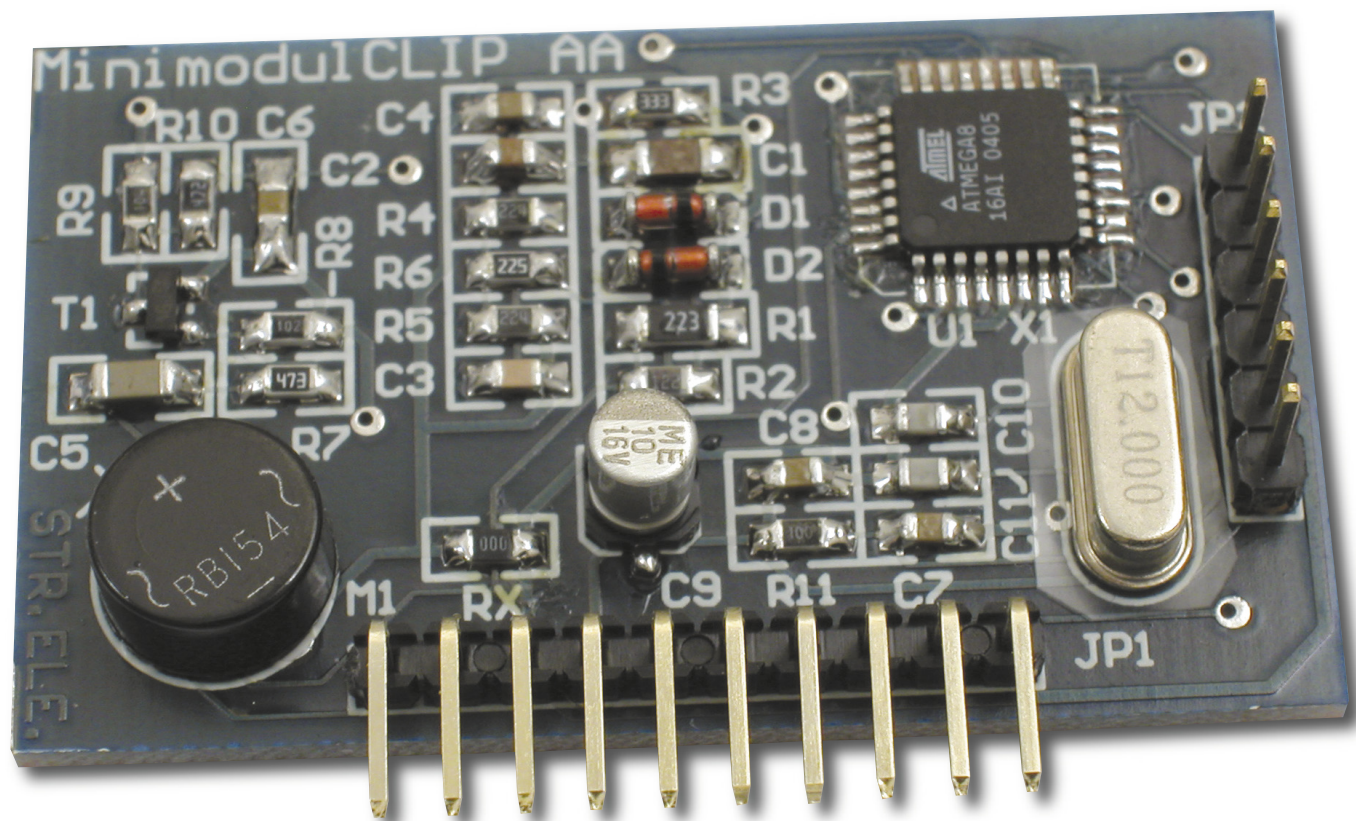


Minimodul CLIP

AVT-955



Opublikowany w EP2 i 3/2005 opis „Programowego dekodera CLIP (FSK)” wzbudził bardzo duże zainteresowanie Czytelników Elektroniki Praktycznej. Otrzymałem wiele pytań o możliwość wykorzystania pomysłu programowego dekodowania sygnału CLIP do czegoś więcej niż budowa dekodera pokazującego numer na wyświetlaczu LCD. Wielu Czytelników chciałoby zbudować system, w którym informacja o zdekodowanym numerze przekazywana byłaby do komputera PC za pośrednictwem interfejsu RS232.

Rekomendacje:

prezentowany CLIP polecany Czytelnikom zainteresowanym budową układów elektronicznych, w których wykorzystuje się identyfikację numeru abonenta dzwoniącego (CLIP). W artykule opisany jest układ, który dołączony do analogowej linii telefonicznej potrafi zdekodować informację CLIP oraz przesłać ją do dowolnego systemu nadrzędnego za pomocą prostego interfejsu cyfrowego.

WYKAZ ELEMENTÓW

Rezystory

R1: 22 k Ω SMD1206
 R2: 1,2 k Ω SMD0805
 R3: 33 k Ω SMD0805
 R4, R5: 220 k Ω SMD0805
 R6: 2,2 M Ω SMD0805
 R7: 47 k Ω SMD0805
 R8: 1 k Ω SMD0805
 R9: 100 k Ω SMD0805
 R10: 4,7 k Ω SMD0805
 R11: 10 Ω SMD0805
 RX: 0 Ω (zworka) SMD0805

Kondensatory

C1: 10 nF SMD1206

C2: 2,2 nF SMD0805

C3: 33 pF SMD0805

C4, C7, C8: 100 nF SMD0805

C5: 2,2 μ F SMD1206

C6: 470 nF SMD1206

C9: 10 μ F/16 V

C10, C11: 22 pF SMD0805

Półprzewodniki

U1: ATmega8-16AI (TQFP32) zaprogramowany

D1, D1: 1N4148

T1: BC548B SOT-23

M1: mostek 1,5 A

Inne

X1: kwarc 12 MHz (4 mm)

PODSTAWOWE PARAMETRY

- Płytko o wymiarach 51 x 30 mm
- Zasilanie 5 VDC
- Tryby pracy (wymagają odmiennego oprogramowania):
 - minimodul z interfejsem cyfrowym (magistrala)
 - minimodul z interfejsem dla LCD